Vytvořte vlastní styl pro odstavcový text, který bude splňovat následující:

Font bude odpovídat pro použití v odstavci tištěného textu

Mezery mezi řádky budou 1,5b

První řádek odstavce bude odsazen 2,5cm.

Velikost textu bude 13b.

Mezery před odstavcem budou 10b a za odstavcem 15b.

Textu zarovnám do bloku a použito automatické dělení slov.

Přiřaďte odpovídající styly pro nadpisy a pro odstavcový text využijte vytvořený text.

Nejděte v textu všechny výskyty slova DDR a zformátujte je tučným řezem písma, zvětšeným prokladem mezi znaky na 15b.

Vytvořte obsah a umístěte ho dle pravidel do dokumentu.

Vložte z internetu 4 odpovídající obrázky k tématu.

K obrázkům přiřaďte titulky a vygenerujte seznam obrázků. Seznam
obrázků bude umístěn dle pravidel v dokumentu.

Vyberte 15 odborných výrazů a vytvořte k nim rejstřík.

Polovodičová paměť

Fyzicky je každá polovodičová paměť je fyzicky tvořena maticí elektronických prvků. všechny tyto prvky mohou nabývat logické jedničky nebo nuly. Prvky jsou propojeny sloupcovými a řádkovými vodiči. Pomocí těchto vodičů lze provádět operace s pamětí, tedy zápis a čtení do jednotlivých buněk.

Existuje více druhů pamětí RAM s různými vlastnostmi.

Statistická paměť RAM

Paměťové buňky těchto pamětí jsou tvořeny bistabilními klopnými obvody. Bistabilní klopný obvod může nabývat dvou stavů logické nuly a jedničky. Přístupová doba těchto pamětí je kolem 7,5 do 15 ms.

Dynamická paměť RAM

V tomtu druhu pamětí každá paměťová buňka obsahuje kondenzátor. Nachází-li se kondenzátor v nabitém stavu nese informaci logické jedničky a ve vybitém stavu pak informaci logické nuly. Jelikož se jedná o kondenzátory miniaturních rozměrů dochází velice rychle k jejich vybíjení a proto je nutný periodických intervalech provádět tzv. refresh.

Complementary metal oxide sillicon RAM (CMOS-RAM)

Tato paměť se vyznačuje zcela minimální spotřebou elektrické energie. V PC se používá pro uložení životně důležitých parametrů BIOSu tedy nastavení setupu. Její napájení je zajištěno pomocí malé baterie.

Paměti RAM se pracují v různých režimech.

SDRAM

Nebo-li Synchronous dynamic RAM, tato paměť pracuje na stejném taktu jako paměťová sběrnice tedy 66, 100 nebo 133 Mhz a šíře datové sběrnice je 32 bitů. Fyzicky se jedná o 168 pinové moduly, které využívají napájení 3,3 voltu a jejich vybavovací doba je 8, 10, či 12 ns. Tyto paměti se používali základních desek s procesory Intel Pentium III.

DDR

Obrázek 1

Nebo-li Double data rate, tato paměť vychází ze své předchůdkyně SDRAM, ale v praxi je zde podstatný rozdíl. Její předchůdkyně SDRAM umožňuje přenos dat pouze na náběžné hraně řídícího signálu, signál je generován pomocí systémového časovače. Paměť typu DDR umožňuje přenos dat jak na náběžné tak sestupné hraně hodinového signálu Tzn. Paměti DDR přenesou během jednoho řídícího signálu dvakrát tolik informací. Paměti požívají napájení 2,5 či 2,6 V. Vzhledem k jejich technologické podobnosti s pamětmi SDRAM je jejich výroba levná. Vyráběli se na efektivních rychlostech 200, 266, 333 a 400 MHz.

Obrázek 2

DDR2

Tato paměť pracuje s daty na stejném principu jako paměť DDR, tedy reaguje na náběžnou i sestupnou hranu hodinového signálu, ale paměti pracují narozdíl od DDR s poloviční vnitřní frekvencí. U paměti pracující na efektivní rychlosti 400 Mhz je v případě DDR vnitřní frekvence 200 MHz a v případě DDR2 je vnitřní frekvence 100 MHz.

Obrázek 3

RDRAM

Nebo-li Rambus DRAM využívá sběrnici o taktu 400 MHz a datová šíře sběrnice je 16 bitů. Data jsou stejně jako u pamětí DDR přenášena jak na sestupné atak vzestupné hraně hodinového signálu. Tyto paměti bylo zapotřebí použít ve dvojicích, aby byla dodržena potřebná datová šíře. Paměti byly určeny pro základní desky s procesory Intel Pentium 4 díky však své vysoké ceně se neprosadili.